PRINTING MACHINE WITH PERFECTING PRESS

Publication number: JP4065259
Publication date: 1992-03-02

Inventor:

SHIBUYA HIROYUKI

Applicant:

FUJITSU LTD

Classification:

- international: B41J3/60:

B41J3/60; G03G15/00; G03G15/36; G03G21/00; H04N1/21; B41J3/60; G03G15/00; G03G15/36; G03G21/00; H04N1/21; (IPC1-7): B41J3/60;

G03G15/00; H04N1/21

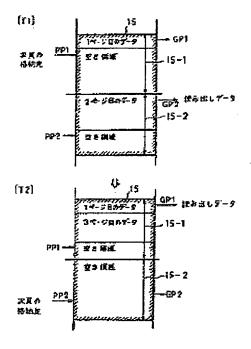
- european:

Application number: JP19900179133 19900706 Priority number(s): JP19900179133 19900706

Report a data error here

Abstract of JP4065259

PURPOSE:To effectively use a memory in which data are stored, by a method wherein a data storage domain in which analyzed data are stored is previously divided into two regions for odd and even number pages to manage. CONSTITUTION: A storage domain in which printing data are stored is divided into two regions for odd and even number pages to manage. That is, the data sent in the order of 1st page, 2nd page, 3rd page and 4th page are stored in the odd number page storage region 15-1 in the order of 1st page and 3rd page an in the even number page storage region 15-2 in the order of 2nd page and 4th page. When data are printed on both sides of he paper in the order of 2nd page, 1st page, 4th page and 3rd page, the regions after processed and other vacant regions in each storage domain are joined together and formed in to a spacious vacant region as the separate storage regions are provided for odd and even number pages. The odd and even number page storage region 15-1 and 15-2 are used in cycles.



Data supplied from the esp@cenet database - Worldwide

(12)公開特許公報(A) (11)特許出願公開番号

特開平4-65259

(43)公開日 平成4年(1992)3月2日

(51) Int. C I. ⁵		識別記号	庁内整理番号	FΙ	技術表示箇		
B 4 1 J	3/60	8 0 0					
G 0 3 G	15/00	106					
G 0 3 G	15/00	3 0 2					
				B 4 1 J	3/60 8 0 0		
				G 0 3 G	15/00 . 1 0 6		
	審査請求	未請求 			(全7頁) 最終頁に続		
(21) 出願番号	特原	頁平2-179133		 (71)出願人	000000522		
					富士通株式会社		
(22) 出願日	平成2年(1990)7月6日				神奈川県川崎市中原区上小田中4丁目1番 号		
				(72) 発明者	· 資		
				神奈川県川崎市中原区上小田中1015番地			
					富士通株式会社内		
		•		(74)代理人	小笠原 吉義 (外2名)		
					•		
			•				

^{(54) 【}発明の名称】両面印刷機構を有する印刷装置

^{(57) 【}要約】本公報は電子出願前の出願データであるた め要約のデータは記録されません。

2

【特許請求の範囲】

両面印刷機構(16)を有し、両面印刷時に入力データの順序を入れ替えて出力する必要がある印刷装置(10)において、

データ格納領域(15)を、奇数ページ用と偶数ページ 用とに区分して管理し、

奇数ページのデータの格納および読み出しと、偶数ページのデータの格納および読み出しとを、それぞれデータ格納領域の区分された異なる領域(15-1、15-2)に対して行うようにしたことを特徴とする両面印刷機 10 構を有する印刷装置。

⑲ 日本 国 特 許 庁 (JP)

⑪特許出願公開

⑩ 公 開 特 許 公 報 (A) 平4-65259

®Int. Cl. ⁵	識別記号	庁内整理番号	③ 公開	平成4年(1992)3月2日
B 41 J 3/60 G 03 G 15/00 H 04 N 1/21	1 0 6 3 0 2	8530-2H 8004-2H 8839-5C 7611-2C B 4	1 J 3/00	s
		審査請求	大請求 意	請求項の数 1 (全7頁)

3発明の名称 両面印刷機構を有する印刷装置

②特 願 平2-179133 ②出 願 平2(1990)7月6日

@発明者 造谷 裕之

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

勿出 願 人 富士通株式会社

神奈川県川崎市中原区上小田中1015番地

砂代 理 人 弁理士 小笠原 吉羲 外2名

明知書

1. 発明の名称

両面印刷機構を有する印刷装置

2. 特許請求の範囲

両面印刷機構(16)を有し、両面印刷時に入力データの順序を入れ替えて出力する必要がある印刷 装置(10)において、

データ格納領域(15)を、奇数ページ用と偶数ページ用とに区分して管理し、

奇数ページのデータの格納および読み出しと、 偶数ページのデータの格納および読み出しとを、 それぞれデータ格納領域の区分された異なる領域 (15-1,15-2) に対して行うようにしたことを特徴 とする質面印刷器様を有する印刷整備。

3. 発明の詳細な説明

(概要)

両面印刷機構を有し、両面印刷時に入力データ

の順序を入れ替えて出力する必要がある印刷装置に関し、

データを格納するメモリの効率的な使用を可能 とすることを目的とし、

データ格納領域を、奇数ページ用と偶数ページ 用とに区分して管理し、奇数ページのデータの格 納および読み出しと、偶数ページのデータの格納 および読み出しとを、それぞれデータ格納領域の 区分された異なる領域に対して行うように構成す る。

〔産業上の利用分野〕

本発明は、両面印刷機構を有し、両面印刷時に 人力データの順序を入れ替えて出力する必要がある印刷装置に関する。

両面印刷機構を有するプリンタでは、ホストコンピュータから送られてくる印刷データのページの概要を入れ替えて印刷しなければならないものがある。このような印刷装置において、メモリの使用効率の向上が望まれている。

特開平4-65259 (2)

[従来の技術]

第7図は両面印刷機構を持つプリンタの例を示す。図中、70は給紙トレイ、71は患光ドラム、72は両面機構部、73は排紙トレイを安す。

第7 図に示すようなブリンタでは、両面印刷を行う場合、ホストコンピュータから印刷データが 1 ページ目、2 ページ目、3 ページ目、4 ページ目、…という順番で送られてくると、2 ページ目、 1 ページ目、4 ページ目、3 ページ目、…というように印刷順序を変更して印刷を行う。

それは、第7回に示す①~⑤のように、最初に 偶数ページ目の印刷を行い、両面機構部72によって用紙を反転させ、⑥~⑤のように奇数ページ 目の印刷を行って排紙トレイ73に送り出すから である。

この種のプリンタでは、ホストコンピュータから送信された印刷データを、受信順序と異なる順 番で処理を行うため、複数ページ分の印刷データ を溜め込んでおく中間パッファ用のメモリが必要

ページ目の領域が、他の空き領域と不速銃な空き 領域として残ることになる。

そのため、メモリの使用効率が悪く、領域不足により、ホストコンピュータへの受信シーケンスの一時停止動作がしばしば起きるというような問題があった。また、空き領域が不速銃になるので、その管理が複雑になるという問題があった。

本発明は上紀問題点の解決を図り、データを格 納するメモリの効率的な使用を可能とすることを 目的としている。

(課題を解決するための手段)

第1団は本発明の原理説明図である。

第1回において、10は印刷装置、11は受信 した順番でデータを格納する処理を行うデータ格 納部、12は印刷する順番でデータを改み出す処理を行うデータ扱み出し部、13は格納するデー タが奇数ページ目のデータであるか偶数ページ目 のデータであるかを判定する奇数/偶数判定部。 14は読み出すデータが奇数ページ目のデータで である.

従来技術では、この中間バッファにホストコン ビュータから受信した印刷データを、順番に連続 的に格納するようにしていた。

(発明が解決しようとする課題)

第8図は従来の印刷装置における中間バッファ の使用状態を示す図である。

類 8 國において、15 は中間バッファとして使用されるデータ格納領域、PPは書き込みポインタ、GPは読み出しポインタを表す。

第7図に示すようなブリンタにより、両面印刷を行う場合。ホストコンピュータから印刷データが送られてくると、第8図(イ)に示すように、データ格納領域15に、1ページ目、2ページ目、…の順番で、印刷データを格納していく。

しかし、印刷する順番は、奇数ページよりも偶数ページのほうが先であるため、例えば3ページ目を受信した状態で、2ページ目の印刷が終了した場合には、第8図(ロ)に示すように、その2

あるか偶数ページ目のデータであるかを判定する 奇数/偶数判定部、15は中間パッファとして使 用されるデータ結構は、15~1は奇数ページ 目のデータが格納される奇数ページ用領域、15 ~2は偶数ページ目のデータが格納される偶数ページ用領域、16は西面即対す、PP1はドレジーンの でデージーンのででは個数では、15~1に対する書き込みポインタ、PP2は偶数ページョンを示する き込みポインタ、CP1は奇数ページ は は込みポインタ、CP1は奇数ページ は さいが、カボインタ、CP1は奇数ページ は さいが、カボインタ、CP1は奇数ページ は はいた、アンタ、CP1は奇数ページ は ないので、CP2は に

本発明では、両面印刷を行う場合には、解析したデータを格納するデータ格納領域15を、あらかじめ奇数ページ用領域15-1と、偶数ページ用領域15-2とに区分して管理する。

ホストコンピュータから送られてきたデータを 解析し、その結果を格納する場合、データ格納部

特開平4-65259 (3)

11は、奇数/偶数判定部13により、そのページが奇数ページ目であるか偶数ページ目であるか を判定し、奇数ページ目であれば、書き込みポインタPP1を使用し、偶数ページ目であれば、書き込みポインタPP2を使用して、データ格納領域15にデータを格納する。

両面印刷処理のため、各ページごとのデータを 競み出す場合、データ銃み出し部12は、奇数/ 偶数判定部14により、そのページが奇数ページ 目であるか偶数ページ目であるかを判定し、奇数 ページ目であれば、読み出しポインタ G P 1を使 用し、偶数ページ目であれば、読み出しポインタ G P 2を使用して、データ格納領域15からデー タを誇み出す。

書き込みポインタPP1、PP2および読み出しポインタCP1、GP2は、それぞれデータの格納および読み出しごとに、各領域の範囲内で更新される。

(作用)

(実施例)

第2回は本発明の一実施例に係るブリンタ制御部のブロック図、第3図は本発明の一実施例による中間パッファの使用状態図、第4図は本発明の一実施例タイミングチャート、第5図は本発明の一実施例に係るデータ解析の処理フロー、第6図は本発明の一実施例に係るピットマップ展開の処理フローを示す。

本発明は、例えば第2図に示すようなハードウェア構成により実現される。

図中、20はホストコンピュータからのデータを受信するホスト・インタフェース部、21はブリンタ観御用のマイクロプログラムを実行するCPU、22はマイクロプログラムやフォントデータを記憶する銃み出し専用メモリ(ROM)、23は印刷データやピットマップに展開されたデータを記憶するランダム・アクセス・メモリ(RAM)、24はブリンタ機構部に対する制御信号を出力するプリンタ・インタフェース部、25は印字や紙送りを行うプリンタ機構部を変す。

本免明では、印刷データを溜め込む領域を、奇 数ページ用と偶数ページ用とに2分割して管理する。

すなわち、1 ページ目、2 ページ目、3 ページ目、4 ページ目、… どいう順番で送られてくるデータは、奇数ページ用領域15-1に、1 ページ目、3 ページ目、… という順番で、偶数ページ用領域15-2に、2 ページ目、4 ページ目、… という順番で格納される。

この印刷データについて、両面印刷のため、2ページ目、1ページ目、4ページ目、3ページ目・…という順番で印刷する場合、偶数ページ用と奇数ページ用の領域が脱であるため、処理済みの領域が、各領域における他の空き領域と連続することになり、大きな空き領域となる。

なお、奇数ページ用領域15-1と偶数ページ 用領域15-2とは、それぞれ周回的(サイクリック)に使用されるため、その最終部分と先頭部分とは連続しているように扱われる。

第2図に示すアリンタ制御部は、第4図に示すようなタイミングで動作する。なお、第4図において、P1、P2、一は処理対象となっている各ページのデータ、T1、T2は第3図(イ)、(ロ)図示の中間パッファの状態を示すタイミングを表す

第2図において、ホスト・インタフェース部20は、ホストコンピュータからの送信データを受け取ると、CPU21に対し、1パイト単位で割込みを発生させる。CPU21は、その割込みのではされたと認識すると、現在の処理を一時中断し、対応する割込み処理プログラムにより、ホスト・インタフェース部20からファに格納する。その後、中断していた処理を再開する。以上が、第4図(i)に示すデータ入力の処理である。

受信パッファ内に1パイト以上のデータが存在 する場合、制御プログラムは、第5回に示すデー タ解析ルーチンを呼び出す。

特開平4-65259 (4)

データ解析ルーチンでは、まず、第5図に示す 処理(A)により。そのデータが奇数ページか偶数ペ ージかを判別し、奇数ページであれば処理(A)。偶 数ページであれば処理(C)を実行する。すなわち、 奇数ページであるか偶数ページであるかによって、 内部変数 G P 、 P P に、中間バッファの読み出し ポインタ G P 1 または G P 2 と、書き込みポイン ク P P 1 または P P 2 とを設定する。

次に、処理例によりGPとPPとを比較し、入力データを解析した結果得られる中間形式のデータを格納する中間パッファに空きがあるか否かを 判別する。空きがない場合、解析処理を終了する。

空きがある場合、入力データを入力バッファから取り出して、処理(E)により解析作業に移る。解析後、処理(E)により、中間形式のデータを書き込みポインタPPに示される中間バッファのアドレスに格納する。次に、書き込んだ量を、処理図により書き込みポインタPPに加算して、処理図~処理(j)により、結果を対応する書き込みポインタPPIまたはPP2として記憶させる。

指示を受け取ると、ブリンタ機構部25との同期を取りながら、ビットマップデータをビデオ信号としてブリンタに出力する。ビットマップデータの転送要求は、割込みをCPU21に発生させて 週知し、割込みプログラムがデータを転送する。

以上のように、データ格納領域(中間バッファ)15が奇数ページ用、偶数ページ用と分けて使用されるので、第3図(イ)に示す状態の後、3ページ目の入力、2ページ目の出力が行われると、中間バッファは第3図(ロ)に示すような状態になり、連続の空き領域が作られる。

(発明の効果)

以上説明したように、本発明によれば、ページデータの格納領域を、従来より大きな連続領域として確保できるようになり、領域不足によるホストからの受信シーケンスの一時停止回数を少なくすることが可能になる。したがって、全体として処理速度が向上する。

中間パッファに2ページ分のデータが溜まると、 飼御プログラムは、第6図に示すビットマップ展 関ルーチンを呼び出す。

このルーチンでも、データ解析ルーチンと同様の手順で、処理(1)~処理(1)により、内部変数 G P . P P に、中間バッファの読み出しポインタ G P 1 または G P 2 と、書き込みポインタ P P 1 または P P 2 とを設定する。

そして、処理(の) 句でにより、 G P が P P より大きいことを確認し、処理(回により、中間 パッファから中間形式のデータを 域次読み出して ピットマップメモリに展開していく。このとき、 ある全データの 展開終了を待たずに、 第2図に示すすンタ・インタフェース部24に対し、 印刷開始を指示する。 展開後、 処理(引) により、 処理であるの中間パッファ 領域を解放するため、 歳み出しポインタ G P 1 または G P 2 を更新して、 処理を終了する。

プリンタ・インタフェース部24は、印刷開始

4. 図面の簡単な説明

第1図は本発明の原理説明図、

第2図は本発明の一実施例に係るプリンタ制御 部のブロック図。

第3図は本発明の一実施例による中間パッファ の使用状態図。

第4図は本発明の一実施例タイミングチャート。 第5図は本発明の一実施例に係るデータ解析の 処理フロー。

第6図は本発明の一実施例に係るビットマップ 展開の処理フロー。

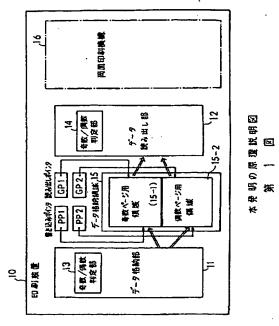
第7図は両面印刷機構を持つプリンタの例。 第8図は従来の中間バッファの使用状態図を示

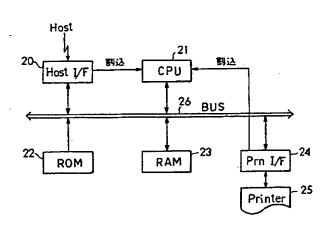
図中、10は印刷装置、11はデータ格納部、12はデータ読み出し部、13は奇数/偶数判定部、14は奇数/偶数判定部、15はデータ格納領域、15-1は奇数ページ用領域、15-2は偶数ページ用領域、16は両面印刷機構、PP1、PP2は書き込みポインタ、GP1、GP2は読

み出しポインタを衷す。

特許出顧人 富士通株式会社 代理 人 弁理士 小笠原吉義(外2名)

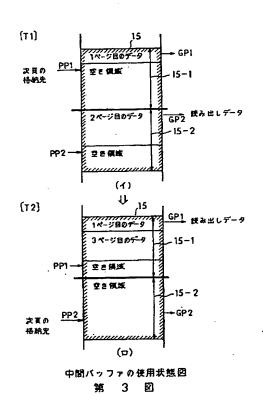
特開平4-65259 (5)



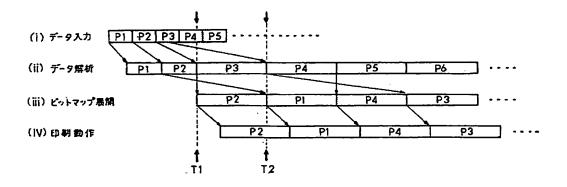


プリンタ制御部のブロック図

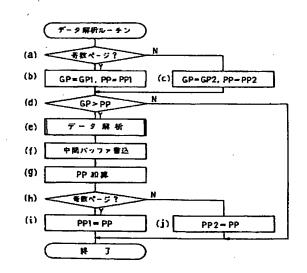
2 図



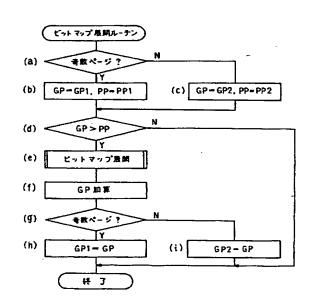
特開平4-65259 (6)



ー実施例タイミングチャート 第 4 図

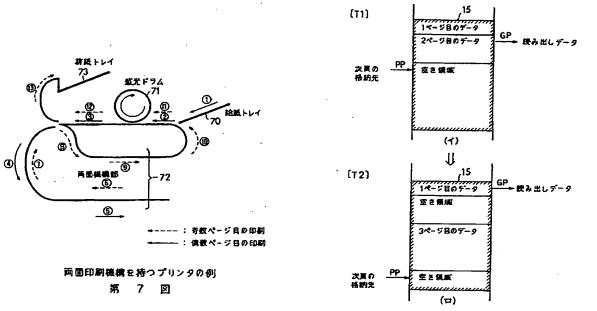


データ解析の処理フロー 第 5 図



ビットマップ展開の処理フロー 第 6 図

特開平4-65259 (7)



従来の中間バッファの使用状態図 第 8 図